

EMC seminarium  
Västerås 22 Mars!



## EMC experten Keith Armstrong kommer till Västerås

*Vi erbjuder nu en heldags EMC på PCB nivå med den internationellt erkände EMC-specialisten och författaren Keith Armstrong.*

Med utgångspunkt från Keith Armstrongs mer än 30 år som EMC expert, författare, medlem i IEEE:s EMC kommitté och tidigare ordförande i EMCIA ger han er tips och råd inom PCB design med hänsyn till EMC för att minimera riskerna med EMC problematik vid konstruktion och test.

Det kommer finnas tillfälle att ställa frågor till en av världens främsta EMC experter samt nätverka med kollegor i branschen!

Missa inte detta tillfälle att ta del av de senaste rönen inom PCB design!

Obs kursen hålls på Engelska!

Exmpel på områden som tas upp:

- EMC, Signal Integrity, Power Integrity and the problems caused by faster switching speeds
- EM Zoning (segregation)
- Interface analysis, filtering, suppression, clock freq.
- OV(GND) and power (PWR) planes
- PCB-chassis RF-bonding
- Power supply decoupling
- Switching power conv.(AC-DC, DC-DC, DC-AC, AC-AC)
- Matched transmission line techniques
- Layer stacking and trace routing
- Devices with BGA packages and/or multiple DC rails

### Datum

2019-03-22, kl. 08:00—16:30

### Lokal

Stadshotellet Elite, Västerås

### Pris

3995:- I priset ingår en heldags föreläsning, lunch, förmiddags och eftermiddags fika samt kursmaterial.

Anmäl er idag! Begränsat antal platser!



[Klicka här för anmälan!](#)

MERTAS





**EMC seminarium  
Stadshotellet Elite  
i Västerås 22 Mars!**

# Program

---

**3995:- Inklusive Lunch & Fika**

## 08:00 Registration

- *08:20 Welcome and Introductions*
- *08:30 EMC, Signal Integrity, Power Integrity and the problems caused by faster switching speeds*
- *09:00 EM Zoning (segregation)*
- *10:00 Coffee break*
- *10:15 Interface analysis, filtering, suppression and high clockfrequencies.*
- *10:45 0V(GND) and power (PWR) planes*
- *11:30 Lunch*
- *12:30 PCB-chassis RF-bonding & Power supply decoupling*
- *13:30 Switching power conv.(AC-DC, DC-DC, DC-AC, AC-AC)*
- *14:00 Coffe break*
- *14:15 Matched transmission line techniques*
- *15:00 Layer stacking and trace routing*
- *15:30 Coffe Break*
- *15:45 Devices with BGA packages and/or multiple DC rails*
- *16: 15 Summary & Questions*

---

**Seminarieintyg ställs ut på begäran efter avslutat seminarium!**

**Vid frågor kontakta Meritas: 070-7739799**

---

**Adress till seminariet:**

Stadshotellet Elite  
Stora Torget 7  
Västerås

*Seminariet arrangeras av Meritas i samarbete med Cherryclough Consultants*